



恒芯微电子
HCT MICRO

HCT6919 数据手册

删减版

Version:	1.1
----------	-----

目录

图片列表	ii
表格列表	ii
概述	1
主要指标	1
1. AC 与 DC 特性	- 2 -
1.1. 极限参数	- 2 -
1.2. 工作参数	- 2 -
1.3. ESD/LU 性能	- 3 -
1.4. GPIO 参数	- 3 -
1.5. ADC 性能指标	- 3 -
1.5.1 高功率下的 ADC 噪声和有效位	- 5 -
1.5.2 中功率下的 ADC 噪声和有效位	- 9 -
2. 引脚定义和封装	- 12 -
2.1. 引脚定义	- 12 -
2.2. 封装尺寸	- 14 -

图片列表

Figure 2-1 HCT6919 引脚分布图	- 12 -
Figure 2-2 HCT6919 封装尺寸	- 14 -

表格列表

Table 1-1 极限参数表	- 2 -
Table 1-2 工作参数表	- 2 -
Table 1-3 ESD/Latch-Up 性能指标	- 3 -
Table 1-4 GPIO 参数表	- 3 -
Table 1-5 ADC 性能指标表	- 3 -
Table 1-6 等效输入 RMS 噪声 (uV)	- 5 -
Table 1-7 ENOB	- 7 -
Table 1-8 Noise Free Bits	- 8 -
Table 1-9 等效输入 RMS 噪声 (uV)	- 9 -
Table 1-10 ENOB	- 10 -
Table 1-11 Noise Free Bits	- 11 -
Table 2-1 HCT6919 引脚定义	- 12 -

概述

HCT6919 为一款 SPI 接口的 6 通道、24 位高精度 ADC 芯片，内置 1~128 倍可编程的低噪声仪表放大器、高精度 Sigma-Delta ADC、精准内部 RC 时钟源。

ADC 实际有效精度 (ENOB) 22.9BIT@1 倍 PGA, 21.2BIT@64 倍 PGA, 等效输入噪声低至 $11\text{nV}/\sqrt{\text{Hz}}$, 零漂 1 μV , 零漂温度系数低于 $10\text{nV}/^\circ\text{C}$ 。输出码率可配置为 3.125Hz 至 12800Hz。

可用于各类分析天平、工业过程控制、仪器仪表等各类需要高精度和低零漂测量的应用场合。

主要指标

- 工作电压范围: 2.8~5.5V
- 工作电流:
 - 正常工作模式: 360 μA
 - 低功耗工作模式: 260 μA
 - 睡眠模式: 1 μA
- 内置低噪声放大器, 1/2/4/8/16/32/64/128 倍可灵活配置
- 6 通道信号输入, 可作为 6 组单端信号输入, 或 3 组差分信号输入
- 24 位高精度低零漂 Sigma-Delta ADC
 - 支持 11 种降采样率, 3.125Hz~6400Hz
 - 支持 50、60Hz 同步抑制
 - 支持 DC 偏差自校正
 - 线性度 0.001%FS, 24BIT 有效位数
 - 噪声水平: $15\text{nV}/\sqrt{\text{Hz}}$ @ 128 倍 PGA
 - 零漂: 1 μV @ 64/128 倍 PGA
- 集成 2.4576MHz 内部高频 RC 时钟, 批量频率偏差小于 1%, -40~85 $^\circ\text{C}$ 范围内温漂 1%
- SPI 接口
 - 支持标准 4 线或 3 线 SPI 接口
 - 支持最高 10MHz 通信时钟
 - 支持单一寄存器读写与多寄存器连续读写
 - 支持命令帧奇偶校验保护
 - 支持写入及读取操作的 CRC 校验保护
- 系统功能
 - 支持软件全局复位
 - 支持上电自动复位
 - 支持低电压报警 (3V)
- 工作温度范围: -40~+105 $^\circ\text{C}$
- 存储温度范围: -40~+125 $^\circ\text{C}$
- 封装样式: TSSOP16

1. AC 与 DC 特性

1.1. 极限参数

当外部输入或是环境参数超过下面条件时，很可能对芯片造成损坏或是缩短其使用寿命。下表只代表会造成损坏的范围，不代表可以正常工作的范围。

Table 1-1 极限参数表

名称	参数	最小值	最大值	单位
AVDD/DVDD	电源电压	-0.3	+6	V
Vsig	信号输入信号	-0.3	+6	V
TS	存储温度	-50	+150	°C
TJ	工作温度	-40	+125	°C

1.2. 工作参数

Table 1-2 工作参数表

名称	参数	最小值	典型值	最大值	单位
AVDD/DVDD	IO 口电压	2.8	5	5.5	V
IACTIVE	正常模式工作电流		380		uA
IACTIVE_LP	低功耗模式工作电流		280		uA
IPD	休眠电流		0.6		uA
VPOR	上电复位电压	1.9	2	2.1	V
VLVD	掉电监测电压	2.8	2.9	3	V
TA	温度范围	-40	25	105	°C

1.3. ESD/LU 性能

Table 1-3 ESD/Latch-Up 性能指标

名称	参数	最小值	最大值	单位
ESD (HBM)	HBM 模型的 ESD 放电电压	-4000	4000	V
Latch-Up	Latch-Up 测试电流 (@85°C)	-200	200	mA

1.4. GPIO 参数

Table 1-4 GPIO 参数表

名称	参数	DVDD	最小值	典型值	最大值	单位
VIH	输入信号高阈值	5V	4		5.5	V
VIL	输入信号低阈值	5V	-0.3		1	V
VT+	施密特由低变高电压的阈值	5V	2.72	2.92	3.17	V
VT-	施密特由高变低电压的阈值	5V	1.85	2	2.17	V
IIH	输入高电平的电流	5V			+1	uA
IIL	输入低电平的电流	5V	-1			uA
VOL	输出低电平 (@IOL 电流条件)	5V			0.4	V
VOH	输出高电平 (@IOH 电流条件)	5V	4			V
IOL	输出低电平电流@VOL (max)	5V	4.9	8.8	13.9	mA
IOH	输出高电平电流@VOH (min)	5V	5.5	15.6	29.9	mA

1.5. ADC 性能指标

性能指标表

Table 1-5 ADC 性能指标表

说明:以下指标如无特别说明, 都是在 AVDD=DVDD=5V, REFP2=2.5V 条件下测得。

参数	最小值	典型值	最大值	单位
精度				
线性度 (Linearity)		±0.0005	±0.001	%FS
有效位数 (ENOB)		<u>22.9@PGA=1</u> 21.2@PGA=64		BIT
无噪声位数 (Noise Free Bits)		20.4@PGA=1 <u>18.7@PGA=64</u>		BIT
等效噪声密度 (Noise Floor)		11		nV/√Hz
零漂 (Offset)		120/PGA	200/PGA	uV
零漂温漂 (Offset drift)		900@PGA=1	1200@PGA=1	nV/°C
		200/PGA @PGA=2~64	400/PGA @PGA=2~64	
		3@PGA=128	6@PGA=128	
增益误差 (Gain error)		0.08	0.16	%
增益温漂 (Gain drift)		1	2	ppm/°C
信号输入				
输入信号共模范围	AVSS		AVDD	V
输入信号幅度	$-\frac{REF}{GAIN}$		$+\frac{REF}{GAIN}$	REF= REFP2-REFN2
差分输入电流		1		nA
信号输入阻抗		>1G		Ω
输入共模抑制比 (CMRR)		140		dB
时钟				

ADC 转换速率 (Data Rate)	3.125		6400	Hz
引脚输入时钟频率		2.4576		MHz
内部 RC 时钟频率	2.4576 -1.5%	2.4576	2.4576 +1.5%	MHz
RC 时钟变化幅度		1%		-40~85 度范围
电源				
AVDD 电源范围	2.8	5	5.5	V
DVDD 电源范围	2.8	5	5.5	V
中功率模式下 ADC 功耗(开启 Sig Buffer, Ref Buffer)		200		uA, PGA=1
		300		uA, PGA=2~16
		360		uA, PGA=32 以上
高功率模式下 ADC 功耗(开启 Sig Buffer, Ref Buffer)		200		uA, PGA=1
		390		uA, PGA=2~16
		500		uA, PGA=32 以上
电源抑制比 (PSRR)		140		dB

1.5.1 高功率下的 ADC 噪声和有效位

Table 1-6 等效输入 RMS 噪声 (uV)

高功率模式下，需将 SYS_CONF1 的 IIT0/IIT1 置' 1'，同时将 ADCKSEL 配置为' 2'，此时 ADC 工作频率将提高一倍。因此 DR 寄存器里所对应的数据率，也将在 DR 所写的的数据基础上乘 2 倍。

说明：以下指标如无特别说明，都是在 AVDD=DVDD=5V，REFP2=2.5V，FILT_TYPE 三阶滤波器条件下测得。

数据码率 (Hz)	噪声 (uV) @PGA (倍)							
	128	64	32	16	8	4	2	1
6.25	0.027	0.032	0.042	0.062	0.101	0.180	0.337	0.628
12.5	0.039	0.046	0.060	0.087	0.143	0.254	0.476	0.888
25	0.055	0.065	0.084	0.124	0.202	0.359	0.673	1.256
50	0.078	0.091	0.119	0.175	0.286	0.508	0.952	1.777
100	0.119	0.149	0.208	0.326	0.561	1.032	1.974	3.769
200	0.169	0.211	0.294	0.460	0.794	1.460	2.792	5.330
400	0.239	0.298	0.416	0.651	1.122	2.064	3.949	7.538
800	0.388	0.521	0.788	1.321	2.386	4.518	8.782	17.055
1600	0.548	0.737	1.114	1.868	3.375	6.390	12.420	24.120
3200	0.856	1.202	1.895	3.281	6.052	11.595	22.681	44.344
6400	1.337	1.955	3.189	5.659	10.597	20.474	40.229	79.017

Table 1-7 ENOB

说明：以下指标如无特别说明，都是在 AVDD=DVDD=5V，REFP2=2.5V，FILT_TYPE 三阶滤波器条件下测得。

数据码率 (Hz)	ENOB@PGA(倍)							
	128	64	32	16	8	4	2	1
6.25	20.4	21.2	21.8	22.3	22.6	22.7	22.8	22.9
12.5	19.9	20.7	21.3	21.8	22.1	22.2	22.3	22.4
25	19.4	20.2	20.8	21.3	21.6	21.7	21.8	21.9
50	18.9	19.7	20.3	20.8	21.1	21.2	21.3	21.4
100	18.3	19.0	19.5	19.9	20.1	20.2	20.3	20.3
200	17.8	18.5	19.0	19.4	19.6	19.7	19.8	19.8
400	17.3	18.0	18.5	18.9	19.1	19.2	19.3	19.3
800	16.6	17.2	17.6	17.9	18.0	18.1	18.1	18.2
1600	16.1	16.7	17.1	17.4	17.5	17.6	17.6	17.7
3200	15.5	16.0	16.3	16.5	16.7	16.7	16.8	16.8
6400	14.8	15.3	15.6	15.8	15.8	15.9	15.9	15.9

Table 1-8 Noise Free Bits

说明：以下指标如无特别说明，都是在 AVDD=DVDD=5V，REFP2=2.5V，FILT_TYPE 三阶滤波器条件下测得。

数据码率 (Hz)	Noise Free Bits@PGA(倍)							
	128	64	32	16	8	4	2	1
6.25	17.9	18.7	19.3	19.8	20.1	20.2	20.3	20.4
12.5	17.4	18.2	18.8	19.3	19.6	19.7	19.8	19.9
25	16.9	17.7	18.3	18.8	19.1	19.2	19.3	19.4
50	16.4	17.2	17.8	18.3	18.6	18.7	18.8	18.9
100	15.8	16.5	17.0	17.4	17.6	17.7	17.8	17.8
200	15.3	16.0	16.5	16.9	17.1	17.2	17.3	17.3
400	14.8	15.5	16.0	16.4	16.6	16.7	16.8	16.8
800	14.1	14.7	15.1	15.4	15.5	15.6	15.6	15.7
1600	13.6	14.2	14.6	14.9	15.0	15.1	15.1	15.2
3200	13.0	13.5	13.8	14.0	14.2	14.2	14.3	14.3
6400	12.3	12.8	13.1	13.3	13.3	13.4	13.4	13.4

1.5.2 中功率下的 ADC 噪声和有效位

Table 1-9 等效输入 RMS 噪声 (uV)

说明：以下指标如无特别说明，都是在 AVDD=DVDD=5V，REFP2=2.5V，FILT_TYPE 三阶滤波器条件下测得。

数据码率 (Hz)	噪声 (uV) @PGA (倍)							
	128	64	32	16	8	4	2	1
3.125	0.026	0.030	0.040	0.058	0.095	0.169	0.317	0.592
6.25	0.037	0.043	0.056	0.082	0.135	0.239	0.449	0.838
12.5	0.052	0.061	0.079	0.116	0.190	0.339	0.635	1.184
25	0.073	0.086	0.112	0.165	0.269	0.479	0.898	1.675
50	0.103	0.122	0.159	0.233	0.381	0.677	1.269	2.369
100	0.159	0.199	0.277	0.434	0.748	1.376	2.633	5.025
200	0.225	0.281	0.392	0.614	1.058	1.946	3.723	7.106
400	0.319	0.397	0.554	0.868	1.496	2.753	5.265	10.050
800	0.517	0.695	1.050	1.761	3.182	6.025	11.710	22.741
1600	0.731	0.983	1.485	2.490	4.500	8.520	16.560	32.160
3200	1.141	1.603	2.526	4.374	8.070	15.460	30.242	59.125
6400	1.783	2.606	4.252	7.545	14.130	27.299	53.638	105.356

Table 1-10 ENOB

说明：以下指标如无特别说明，都是在 AVDD=DVDD=5V，REFP2=2.5V，FILT_TYPE 三阶滤波器条件下测得。

数据码率 (Hz)	ENOB@PGA(倍)							
	128	64	32	16	8	4	2	1
3.125	20.5	21.3	21.9	22.4	22.6	22.8	22.9	23.0
6.25	20.0	20.8	21.4	21.9	22.1	22.3	22.4	22.5
12.5	19.5	20.3	20.9	21.4	21.6	21.8	21.9	22.0
25	19.0	19.8	20.4	20.9	21.1	21.3	21.4	21.5
50	18.5	19.3	19.9	20.4	20.6	20.8	20.9	21.0
100	17.9	18.6	19.1	19.5	19.7	19.8	19.9	19.9
200	17.4	18.1	18.6	19.0	19.2	19.3	19.4	19.4
400	16.9	17.6	18.1	18.5	18.7	18.8	18.9	18.9
800	16.2	16.8	17.2	17.4	17.6	17.7	17.7	17.7
1600	15.7	16.3	16.7	16.9	17.1	17.2	17.2	17.2
3200	15.1	15.6	15.9	16.1	16.2	16.3	16.3	16.4
6400	14.4	14.9	15.2	15.3	15.4	15.5	15.5	15.5

Table 1-11 Noise Free Bits

数据码率 (Hz)	Noise Free Bits@PGA(倍)							
	128	64	32	16	8	4	2	1
3.125	18.0	18.8	19.4	19.9	20.1	20.3	20.4	20.5
6.25	17.5	18.3	18.9	19.4	19.6	19.8	19.9	20.0
12.5	17.0	17.8	18.4	18.9	19.1	19.3	19.4	19.5
25	16.5	17.3	17.9	18.4	18.6	18.8	18.9	19.0
50	16.0	16.8	17.4	17.9	18.1	18.3	18.4	18.5
100	15.4	16.1	16.6	17.0	17.2	17.3	17.4	17.4
200	14.9	15.6	16.1	16.5	16.7	16.8	16.9	16.9
400	14.4	15.1	15.6	16.0	16.2	16.3	16.4	16.4
800	13.7	14.3	14.7	14.9	15.1	15.2	15.2	15.2
1600	13.2	13.8	14.2	14.4	14.6	14.7	14.7	14.7
3200	12.6	13.1	13.4	13.6	13.7	13.8	13.8	13.9
6400	11.9	12.4	12.7	12.8	12.9	13.0	13.0	13.0

2. 引脚定义和封装

2.1. 引脚定义

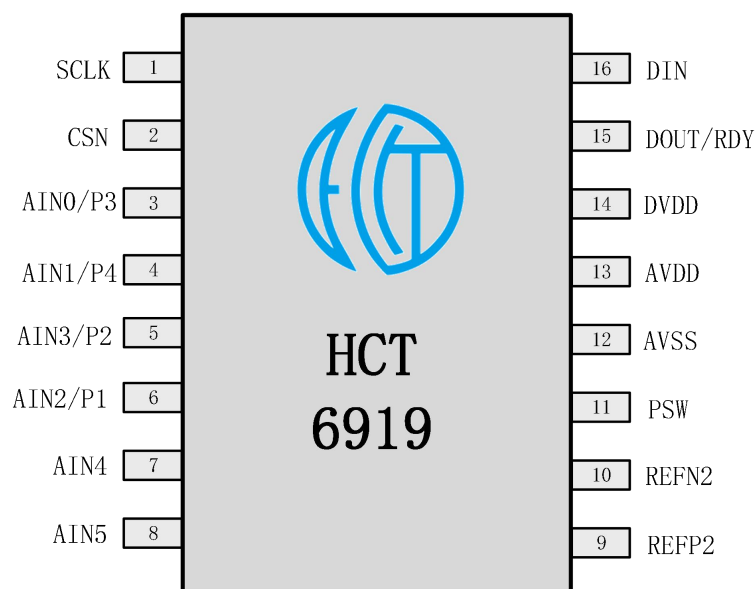


Figure 2-1 HCT6919 引脚分布图

Table 2-1 HCT6919 引脚定义

引脚	名称	类型	描述
1	SCLK	输入	SPI 时钟输入, 建议不通讯时 SCLK 输出低电平, 该引脚不加上拉/下拉电阻
2	CSN	输入	SPI 片选输入, 低电平有效, 该引脚不加上拉/下拉电阻
3	AIN0/P3	输入/输出	AIN0 为 ADC 输入信号通道 0. P3 为输出控制信号, 由寄存器 GPIOx_EN 和 GPIOx_DAT 控制。
4	AIN1/P4	输入/输出	AIN1 为 ADC 输入信号通道 1. P4 为输出控制信号, 由寄存器 GPIOx_EN 和 GPIOx_DAT 控制
5	AIN3/P2	输入/输出	AIN3 为 ADC 输入信号通道 3. P2 为输出控制信号, 由寄存器 GPIOx_EN 和 GPIOx_DAT 控制
6	AIN2/P1	输入/输出	AIN2 为 ADC 输入信号通道 2. P1 为输出控制信号, 由寄存器 GPIOx_EN 和 GPIOx_DAT 控制

7	AIN4	输入/输出	AIN4 为 ADC 输入信号通道 4
8	AIN5	输入/输出	AIN5 为 ADC 输入信号通道 5
9	REFP2	输入/输出	基准电压源正输入端, REFP2 和 REFN2 之间接一个大于等于 1uF 的瓷片电容
10	REFN2	输入/输出	基准电压源负输入端, 一般情况接 AVSS
11	PSW	输入/输出	接地开关, 开关阻抗 8 欧姆, 通过设置寄存器的 SWT_SIG 寄存器打开, 开关可通过 20mA 以下的电流。
12	AVSS	地	模拟地
13	AVDD	电源	模拟电源, AVDD 和 AVSS 之间接一个大于等于 1uF 的瓷片电容
14	DVDD	电源	数字电源, DVDD 和 DVSS 之间接一个大于 0.1uF 的瓷片电容
15	DOUT/RDY	输出	SPI 数据输出/RDY 信号, 片外需要接 $\geq 100K\Omega$ 上拉至电源的电阻. 建议在数据率较低的工作条件下 (如小于 800Hz), DOUT 上的上拉电阻用 1M Ω
16	DIN	输入	SPI 数据输入, 该引脚不加上拉/下拉电阻

2.2. 封装尺寸

TSSOP16:

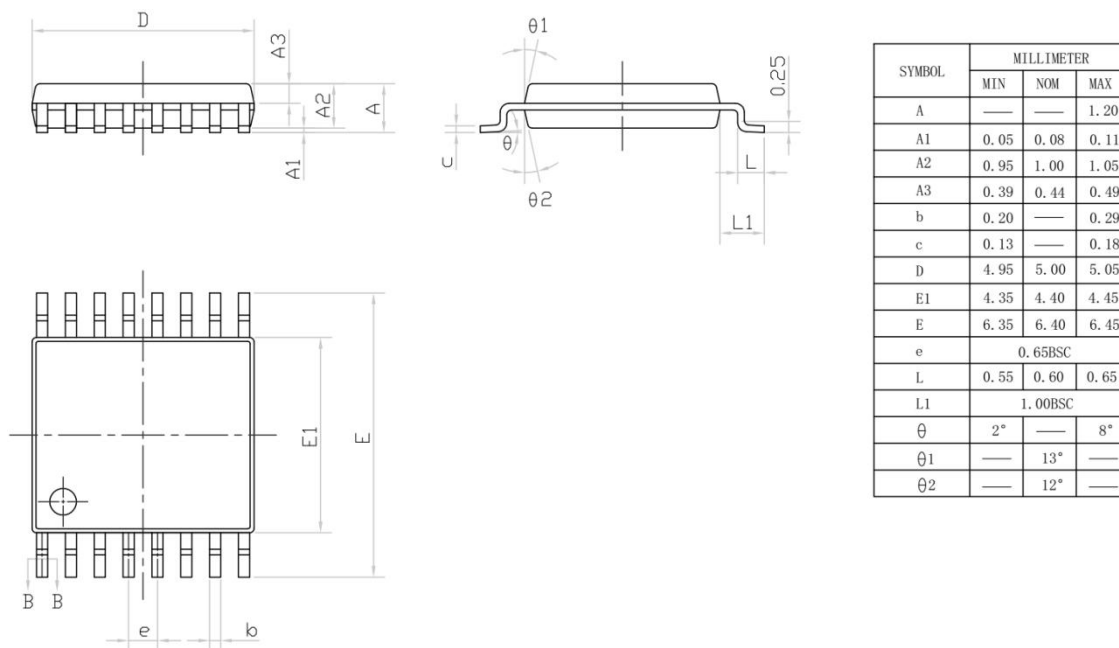


Figure 2-2 HCT6919 封装尺寸